(19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平6-36875

(43)公開日 平成6年(1994)2月10日

(51)Int.Cl.<sup>5</sup>

識別記号 广内整理番号

FΙ

技術表示箇所

H 0 5 B 33/08

G 0 9 G 3/12

9378--5 G

H 0 2 M 7/537

A 9181-5H

審査請求 未請求 請求項の数1(全 5 頁)

(21)出顯番号

(22)出願日

特顧平4-207599

平成4年(1992)7月10日

(71)出願人 000221926

東北パイオニア株式会社

山形県天童市大字久野本字日光1105番地

(71)出願人 000005016

パイオニア株式会社

東京都目黑区目黒1丁目4番1号

(71)出願人 000186913

昭和シェル石油株式会社

東京都千代田区霞が関3丁目2番5号

(72) 発明者 斎藤 守

山形県米沢市八幡原 4-3146-7 東北バ

イオニア株式会社米沢工場内

(74)代理人 弁理士 小橋 信淳 (外1名)

最終頁に続く

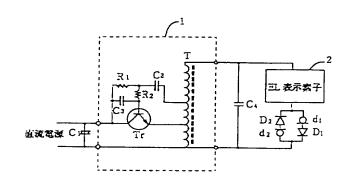
## (54)【発明の名称】 EL表示素子駆動回路

## (57)【要約】

【目的】 一定輝度を容易に得ること及び輝度半減寿命を伸ばすこと。

【構成】 トランスTの出力側にコンデンサC4 を並列接続することにより、トランスTの誘導リアクタンスとコンデンサC4 の容量リアクタンスとの一致による安定した共振周波数を得るようにし、EL表示素子2に直列接続された定電流回路によってEL表示素子2の輝度を略一定に保つことができ、しかも定電流回路の電流値を変えることによってEL表示素子2の輝度を任意且つ容易に設定変更することができる。

【効果】 定電流回路の定電流特性により、EL表示素子2の寿命を伸ばすことができる。



2

## 【特許請求の範囲】

【請求項1】 スイッチング素子のオン/オフ動作によって直流電源からの直流電流を断続することにより、トランス出力である交流電圧をEL表示素子に印加するEL表示素子駆動回路において、

前記トランスの出力側に並列接続された発振周波数の変化を抑制するためのコンデンサと、

前記EL表示素子に直列接続されこのEL表示素子を流れる電流を略一定に保つための定電流回路とを具備したことを特徴とするEL表示素子駆動回路。

## 【発明の詳細な説明】

## [0001]

【産業上の利用分野】本発明は、容量性負荷であるEL 表示素子を発光させるためのEL素子駆動回路に関す る。

### [0002]

【従来の技術】EL表示素子は、誘電物質中に特殊な蛍 光物質を分散して含有させた発光体を2枚の電極でサン ドイッチ式に挟んだ一種のコンデンサの構造を有してい る。2つの電極間に交流電圧を加えると発光体の蛍光物 20 質に交流電界が加わり発光する。

【0003】一般にEL表示素子は、印加電圧の大きさ及び印加周波数に比例して輝度が増大する性質を有し、その輝度半減寿命は印加電圧の大きさ及び印加周波数に影響されることが周知である。

【0004】このようなEL表示素子を駆動するための 駆動回路の一例として、特開昭57-126282号公 報には、図1に示すような自励発振式のインバータが開 示されている。

【0005】同図に示すように、インバータ1のトランスTの両端には、EL表示素子2が接続されている。トランスTと平滑コンデンサC1との間には、トランジスタTrのエミッタ及びコレクタが接続されている。

【0006】トランジスタTrのベースとトランスTとの間には、抵抗R2及びコンデンサC2が接続されている。トランジスタTrのベースとコレクタとの間には、抵抗R1及びコンデンサC3が並列に接続されている。

【0007】このような構成のインバータは次のような動作を行う。まず、直流電源から供給された駆動電力は平滑コンデンサC1によって平滑された後、トランジス 40タTrのベース側のコンデンサC2によって充電される。コンデンサC2の充電電圧が所定値に達すると、トランジスタTrのベースーエミッタ間に順方向バイアス電圧が印加されることにより、トランジスタTrがオンする。トランジスタTrのオンにより、このコレクターニミッタ間を経てトランスT側に電流が流れる。

【0008】この後、トランジスタTrを介して得られる電流とトランスTの巻線の巻数との積(アンペアターン)により、トランスTが飽和するとトランジスタTr がオフする。以降上記同様にしてトランジスタTrのオ 50 ン/オフが繰り返される。

【0009】トランジスタTrのオン/オフの繰り返しのタイミングにより、EL表示素子2に対してトランスTの出力である交流電圧が印加される。

【0010】トランジスタTェのオン/オフ時においては、抵抗R2及びコンデンサC3からなるタイミング調整回路によってコンデンサC2の充電時定数が変えられ、トランジスタTェのオン/オフのタイミングが微妙に調整されている。これにより、容量性負荷であるEL表示素子2の等価抵抗分と等価容量分とによる位相のズレが補正されるため、EL表示素子2の輝度が高められる。

## [0011]

【発明が解決しようとする課題】しかしながら、上述した従来の駆動回路では、EL表示素子2の発光による輝度をもたらすためのインバータ1の発振周波数がEL表示素子2の持つ容量リアクタンスとインバータ1の持つ誘導リアクタンスによって決められる。

【0012】このため、EL表示素子2に対して所望する一定輝度で発光させようとした場合、EL表示素子2の持つ静電容量に合せてインバータ1を設計する必要がある。

【0013】また、発光させようとするEL表示素子2をたとえば列設させたりマトリクス状に配設したりした場合において、EL表示素子2の発光個数を変化させると総体的にEL表示素子2の発光面積が変化してしまうため、インバータ1の発振周波数及びEL表示素子2の発光輝度が大きく変化してしまう。

【0014】このため、所望する一定輝度が得られなく 30 なってしまうばかりか、インバータ1の発振周波数の増加はEL表示素子2の輝度半減寿命を縮める要因となる。

【0015】本発明は、このような事情に対処してなされたもので、発光面積が変化した場合でも発振周波数が大きく変化することなく所望する一定輝度が容易に得られ、且つ回路に定電流特性を持たせることによってEL表示素子の輝度半減寿命を伸ばすことができるEL素子駆動回路を提供することを目的とする。

### [0016]

【課題を解決するための手段】本発明は、上記目的を達成するために、スイッチング素子のオン/オフ動作によって直流電流からの直流電圧を断続することにより、トランス出力である交流電圧をEL表示素子に印加するEL表示素子駆動回路において、前記トランスの出力側に並列接続された発振周波数の変化を抑制するためのコンデンサと、前記EL表示素子に直列接続されこのEL表示素子を流れる電流を略一定に保つための定電流回路とを具備したことを特徴とする。

### [0017]

【作用】本発明のEL素子駆動回路では、発振周波数を

安定させるために、トランスの出力側にコンデンサを並 列に接続した。これにより、トランスの誘導リアクタン スとコンデンサの容量リアクタンスとの一致による安定 した共振周波数を得ることができる。これは特に、EL 表示素子の発光面積が変化した場合の輝度の変化を抑制 する場合に有効となる。

【0018】また、EL表示素子に直列接続された定電 流回路によってEL表示素子の輝度を略一定に保つこと ができ、しかも定電流回路の電流値を変えることによっ てEL表示素子の輝度を任意且つ容易に設定変更するこ 10 とができる。更に、定電流回路の持つ定電流特性によ り、EL表示素子の輝度半減寿命を伸ばすこともでき る。

## [0019]

【実施例】以下、本発明の実施例の詳細を図面に基づい て説明する。なお、以下に説明する図において、図1と 共通する部分には同一符号を付し重複する説明を省略す る。

【0020】図2は、本発明のEL素子駆動回路の一実 施例を示すもので、インバータ1のトランスTの両端に は、EL表示素子2が接続されている。トランスTと平 滑コンデンサC1 との間にはトランジスタTrが接続さ れている。

【0021】トランジスタTェのベースとトランスTと の間には、抵抗R2 及びコンデンサC2 が接続されてい る。トランジスタTrのベースとコレクタとの間には、 抵抗R1及びコンデンサC3が並列接続されている。

【0022】トランスTの出力側の両端間には、発振周 波数の変化を小さくするためのコンデンサC4 が接続さ れている。

【0023】EL表示素子2とトランスTとの間には、 それぞれ向きの異なる定電流回路としての定電流ダイオ ードdl, d2 及びダイオードDl, D2 が直列に接続 されている。

【0024】このような構成のEL素子駆動回路は次の ような動作を行う。まず、平滑コンデンサCIからの平 滑出力がコンデンサC2 に充電されることによってトラ ンジスタTェがオンする。トランジスタTェがオンした 後、トランスTが飽和するとトランジスタTrがオフす る。以降上記同様にしてトランジスタTェのオン/オフ 40 が繰り返され、このオン/オフの繰り返しのタイミング により、EL表示素子2に対してトランスTの出力であ る交流電圧が印加される。

【0025】このとき、トランスTの誘導リアクタンス とコンデンサC4 の容量リアクタンスとが一致したとき に生ずる共振により、EL表示素子2に対して周波数変 化の小さい交流電圧が印加される。

【0026】また、EL表示素子2を流れる電流は、定 電流ダイオードdl、d2 によって略一定に保たれてい る。ここで、定電流ダイオード d 1 . d 2 による電流値 50

を変えることにより、EL表示素子2の輝度の設定を任 意且つ容易に行うことができる。今回の実施例では、定 電流回路として定電流ダイオードを使用したが、トラン ジスタやFET(電界効果トランジスタ)等によって定 電流回路を構成することも可能である。

【0027】図3は、EL表示素子2の発光面積対輝度 特性を、従来のものと比較して示すものである。

【0028】同図に示すように従来のものでは、EL表 示素子2の発光面積が広がるに従って輝度が大幅に低下 しているのに対し、本実施例によるものでは、EL表示 素子2の発光面積の変化に対し若干の変動はあるものの 略一定の輝度が得られる。

. 【0029】なお、本実施例によるものでは、従来のも のに比べて輝度が下がっているが、これは上述したよう に定電流ダイオードd1, d2 による電流値を変えるこ とによって自由に設定することが可能である。

【0030】図4は、EL表示素子2の発光面積対周波 数特性を、従来のものと比較して示すものである。

【0031】同図に示すように、従来のものでは、EL 表示素子2の発光面積が広がるに従ってEL表示素子2 の容量リアクタンスが変化してしまい、周波数が大幅に 変化してしまうのに対し、本実施例によるものでは、E L表示素子2の発光面積の変化に対し若干の変動はある ものの略一定の周波数とされている。これは、上述した ように、トランスTの誘導リアクタンスとコンデンサC 4 の容量リアクタンスとの一致による共振によって略一 定の周波数が供給されるからである。

【0032】図5は、EL表示素子2の輝度半減寿命を 定周波数定電圧電源と比較して示す試験結果である。

30 【0033】同図に示すように定周波数定電圧電源で は、EL表示素子2の発光開始直後から輝度が急激に低 下し始め、約60時間後に輝度が半減している。これに 対し、本実施例によるものでは、発光が開始されてから 約20時間までは輝度が略一定であり、その後は徐々に 低下し、約145時間で輝度半減寿命に達している。

【0034】これは、本実施例におけるEL表示素子2 が持つ輝度半減寿命が2倍強度伸ばされることを表して

【0035】このように本実施例では、トランスTの出 力側にコンデンサC4 を並列接続することにより、トラ ンスTの誘導リアクタンスとコンデンサC4 の容量リア クタンスとの一致による安定した共振周波数を得るよう にし、EL表示素子2に直列接続された定電流回路とし ての定電流ダイオード d1, d2 によってEL表示素子 2の輝度を略一定に保つことができ、しかも定電流回路 の電流値を変えることによってEL表示素子2の輝度を 任意且つ容易に設定変更することができる。

【0036】更には、定電流回路の持つ定電流特性によ りEL表示票子2の輝度半減寿命を伸ばすこともでき

[0037]

【発明の効果】以上説明したように、本発明のEL素子 駆動回路によれば、トランスの出力側にコンデンサを並 列接続することにより、トランスの誘導リアクタンスと コンデンサの容量リアクタンスとの一致による安定した 共振周波数を得るようにし、EL表示素子に直列接続さ れた定電流回路によってEL表示素子の輝度を略一定に 保つことができ、しかも定電流回路の電流値を変えるこ とによってEL表示素子の輝度を任意且つ容易に設定変 更することができる。更には、定電流回路の持つ定電流 10 特性により、EL表示素子の輝度半減寿命を伸ばすこと もできる。

5

### 【図面の簡単な説明】

【図1】従来のEL素子駆動回路の一例を示す図である。

【図2】本発明のEL素子駆動回路の一実施例を示す図である。

【図3】図2のEL素子駆動回路によるEL発光面積対 輝度特性を従来のものと比較して示す図である。

【図4】図2のEL素子駆動回路によるEL発光面積対 周波数特性を従来のものと比較して示す図である。

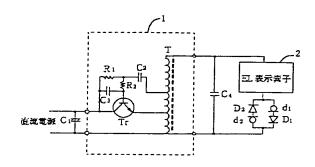
【図5】図2のEL素子駆動回路によるEL表示素子の 輝度半減寿命の試験結果を定周波数定電圧電源と比較し て示す図である。

## 【符号の説明】

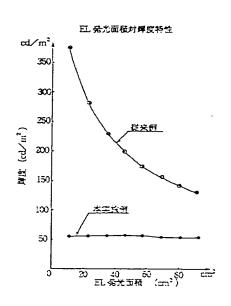
- 1 インバータ
- 0 2 E L 表示素子
  - T トランス
  - C1 平滑コンデンサ
  - **Tェ トランジスタ**
  - C4 コンデンサ
  - d1, d2 定電流ダイオード
  - D1, D2 ダイオード

[図1]

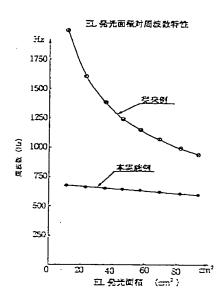
【図2】



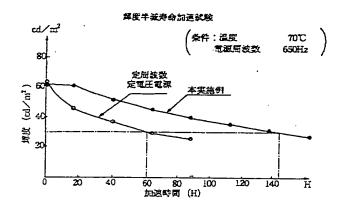
【図3】



【図4】



【図5】



フロントページの続き

## (72) 発明者 森田 稔

東京都千代田区霞ヶ関3-2-5 昭和シェル石油株式会社内